

高速シミュレーション技術とメカトロシステムの設計最適化

浅井 秀樹*

High-Speed Simulation and Design Optimization for Mechatronics Systems

Hideki ASAI*

* 静岡大学電子工学研究所 (〒432-8561 静岡県浜松市中区城北 3-5-1)

* Shizuoka University, Research Institute of Electronics (3-5-1, Johoku, Naka-ku, Hamamatsu 432-8561)