シリコン (Si) フォトニクスと光回路実装技術

蔵田　和彦 *

Silicon Photonics and Opt_electronics Packaging Technology

Kazuhiko KURATA*

* 技術研究組合光電子融合基盤技術研究所（〒 305-8569　茨城県つくば市小野川 16-1　産業技術総合研究所　西 SCR 棟）
* Photonics Electronics Technology Research Association (PETRA) (AIST West SCR, 16-1 Onogawa, Tsukuba, Ibaraki 305-8569)