

## 擬似 SoC 技術とその将来展望

山田 浩\*

Pseudo-SoC Technology and Its Future Prospects

Hiroshi YAMADA\*

---

\* 株式会社東芝研究開発センター電子デバイスラボラトリー（〒212-8582 神奈川県川崎市幸区小向東芝町1）

\*Electron Devices Laboratory, Corporate Research & Development Center, Toshiba Corporation (1, Komukai Toshiba-cho, Saiwai-ku, Kawasaki, Kanagawa 212-8582)