

SiC パワーエレクトロニクスの実装技術

山口 浩*

Packaging Technology of SiC Power Electronics

Hiroshi YAMAGUCHI*

* 独立行政法人産業技術総合研究所 (AIST) 先進パワーエレクトロニクス研究センター (ADPERC) (〒 305-8568 茨城県つくば市梅園 1-1-1 つくば中央第 2 事業所)

* Advanced Power Electronics Research Center (ADPERC), National Institute of Advanced Industrial Science and Technology (AIST) (1-1-1 Umezono, Tsukuba, Ibaraki 305-8568)