

# 電源グラウンドプレーン共振を抑えるための 最適な部品選定手法の考察

佐野 宏靖\*, 丸山 良明\*\*, 時川 昌大\*\*\*

## A Study of the Optimal Selection of Parts to Reduce the Power Ground Plane Resonance

Hiroyasu SANO\*, Yoshiaki MARUYAMA\*\*, and Akihiro TOKIKAWA\*\*\*

---

\* 地方独立行政法人東京都立産業技術研究センター多摩テクノプラザ 電子・機械グループ (〒196-0033 東京都昭島市東町 3-6-1)

\*\* 株式会社 NEC 情報システムズ先端技術ソリューション事業部設計ソリューショングループ (〒213-8511 神奈川県川崎市高津区北見方 2-6-1)

\*\*\* サンリツオートメーション株式会社開発部 (〒194-0045 東京都町田市南成瀬 4-21)

\* Electronics and Mechanics Group, Tama Techno Plaza, Tokyo Metropolitan Industrial Technology Research Institute (6-1, Azuma 3-chome, Akishima-shi, Tokyo 196-0033)

\*\* Design Solution Group, Advanced Technology Solutions Division, NEC Informatec Systems, Ltd. (6-1, Kitamikata 2-chome, Takatsu-ku, Kawasaki-shi, Kanagawa 213-8511)

\*\*\* R&D Dept., Sanritz Automation Co., Ltd. (4-21, Minami-Naruse, Machida-shi, Tokyo 194-0045)