

LSI・パッケージ・ボード相互設計の効率と品質を向上させる LPB 標準フォーマットの効果と活用手法

富島 敦史^{***}, 福場 義憲^{***}

Effect and Practical Usage of the LPB Standard Format to Improve the Efficiency and
Quality of the System Level Interoperable Design Process

Atsushi TOMISHIMA^{***} and Yoshinori FUKUBA^{***}

* JEITA EDA 技術専門委員会 LSI パッケージボード相互設計ワーキンググループ (〒 100-0004 東京都千代田区大手町 1-1-3 大手センタービル)

** 株式会社東芝セミコンダクター&ストレージ社アナログ・イメージング IC 事業部設計技術開発部 (〒 212-8520 神奈川県川崎市幸区堀川町 580-1)

*JEITA LSI Package Board Interoperable Design Process Working Group (Ote Center Bldg, 1-1-3, Otemachi, Chiyoda-ku, Tokyo 100-0004)

**Toshiba Corporation Semiconductor & Storage Products Company Design Technology Development Dept. Analog & Imaging IC Div. (580-1, Horikawa-cho, Saiwai-ku, Kawasaki-City, Kanagawa 212-8520)