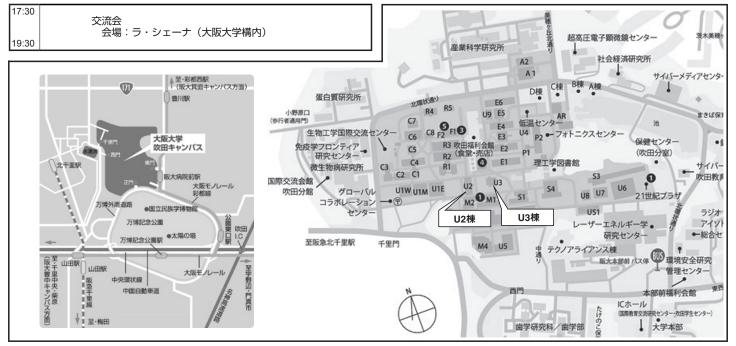
	MES 2013 プログラム			9月12日 (木)
	A 会場	B会場	C会場	D会場
10:00	【1A1】パワエレ -1 高熱伝導材料 1	【1B1】最先端材料	【1C1】高速高周波・電磁特性技術 -1 アン テナ特性	【1D1】ものづくりセッション -1
	1. SiC パワーデバイスの実装技術と実装材料 の開発動向 ○宮代文夫(よこはま高度実装技術コンソー シアム) (依頼講演 40 分)	<ol> <li>ビスマスめっき成膜を用いた高温鉛フリー はんだ接合の開発 ○中村太一、北浦秀敏、古澤彰男、酒谷茂 昭 (パナソニック)</li> </ol>	1. プリント配線板へ実装をしたスリット付加 広帯域アンテナの放射特性 〇櫻井 佑、山本隆彦、越地耕二(東京理	フラックス洗浄システム 神保拓郎 (化研テック) 2. Si 構造物の内部検査を可能にする外観検査 装置 INSPECTRA-IR
	2. CNT-CF ネットワークを利用したアルミニウム基高熱伝導複合材料 ○佐々木克彦¹, 片桐一彰², 伊藤洋平², 永井明夫², 高橋教雄², 垣辻 篤³(北海道大学, ²TASC / 住友技榜富工業, ³大阪府立産業技術総合研究所)	2. 熱可塑性樹脂被覆による金属フィラー含有 エポキシ樹脂のハイブリッド化とその実装 性 ○福本信次、脇元亮一、山本悠斗、松嶋道也、 藤本公三(大阪大学大学院)	2. 電子機器内蔵を考慮した折り曲げ型 UWB アンテナ 一放射パターンの検討一 ○百瀬大祐, 越地耕二, 山本隆彦(東京理 科大学)	
	3. カーボンファイバーを垂直配向制御させた 高熱伝導性シート ○内藤寛樹、三宅雅哉、迫 康浩、畑 克 彦 (バンドー化学)	3. エポキシ/銀コンポジットの電気的・熱的 特性に及ぼす樹脂特性の影響 ○入船 晃', 越智光一', 原田美由紀 <sup>1</sup> , 古正力亜 <sup>2</sup> 、近藤剛史 <sup>2</sup> ( <sup>1</sup> 関西大学, <sup>2</sup> 田中 貴金属工業)	3. 左手系導波管を用いたミリ波帯スロットア レーアンテナ ーキャパシタ装荷による放 射指向性制御の検討— ○小松泉奈、山本隆彦、越地耕二(東京理 科大学大学院)	5. 半導体デバイスへの適用が拡がるコンプレッションモールド技術 大西洋平 (TOWA)
	方法と寿命評価に関する研究 ○齋藤良信 (横浜国立大学)	Mullins 効果の発現と回復現象 ○井上雅博, 多田泰徳, 板橋洋介(群馬大学)	士舘大字, <sup>*</sup> 鬼京埋枓大字) 	<ol> <li>電子機器実装用低温・短時間硬化接着剤 徳平英士(富士通クオリティ・ラボ)</li> <li>インクジェットプロセス開発用単ノズルヘッド 矢部雄一(クラスターテクノロジ)</li> </ol>
11:40		<ol> <li>バインダケミストリに着目した導電性接着 剤の微細組織制御 ○井上雅博,多田泰徳,牟田浩明²,山 中伸介²(「群馬大学,²大阪大学大学院)</li> </ol>	5. 人体手部を考慮した第3世代移動通信および UWB 通信に対応するスマートフォン内 蔵型アンテナの電磁界解析 ○秋山侑祐¹, 越地福朗¹, 越地耕二²(¹国 土舘大学大学院,²東京理科大学)	
12:40	【1A2】パワエレ -2 高耐熱接合 1	【1B2】先端検出・計測システム	【1C2】高速高周波・電磁特性技術 -2 伝送 技術	【1D2】ものづくりセッション -2
	○加柴良裕(三菱電機) (依頼講演 40 分)	開発 ○秋山 豊¹,佐藤陽一¹,橋本 薫¹,目 黒弘一²,大塚寛治¹(¹明星大学,²JJtech)	1. EBG 構造を有する電源層における伝導性電 磁雑音の低減特性改善に関する検討 ○増井智大、越地耕二、山本隆彦(東京理 科大学)	FUJIKO への期待 松澤浩彦 (図研) 2. 部品内蔵基板の設計における CAD ツールの 課題と対応 松岡宏志, 白鳥高之, 布施 武 (ワイ・ディ・ シー)
	2. 低温接合可能な銀ナノ粒子ペーストによる 半導体素子の無加圧接合 ○渡辺智文,武居正史,下山賢治,松居美紀, 中島尚耶 (パンドー化学)	<ol> <li>ワイヤグリッド偏光子を集積した小型偏光 センサ ○日暮栄治¹,北島和典¹,山本道貴¹,須 賀唯知¹,小口寿明²(¹東京大学,²日本精工)</li> </ol>	2. プリントスパイラルコイルとシンプルルー プコイル間の結合特性の検討 ○今野宗一郎、山本隆彦、越地耕二(東京 理科大学)	看性の基礎特性評価
	3. 銀ナノベーストと AIN 基板との接合信頼性 評価 ○栗田 哲 ', 遠藤主一 ', 三好宏昌 ', 砂 地直也 <sup>2</sup> , 小山内英世 <sup>2</sup> ('DOWA エレクト ロニクス, <sup>2</sup> DOWA パワーデバイス)	3. 部品内蔵基板用静電容量型検査システムの 開発 ○野口祐智(東京電機大学)	3. 円形コイルと楕円型コイルを用いたワイヤレスエネルギー伝送の検討 ○堀米滉平 <sup>1</sup> , 越地福朗 <sup>1</sup> , 越地耕二 <sup>2</sup> (「国 士舘大学大学院, <sup>2</sup> 東京理科大学)	
14:00		4. 部品内蔵基板における受動部品の高精度な RF 計測技術開発 ○劉 隹, 田中雅也, 相楽秀次(大日本 印刷)	4. 据え置き型人体通信機器における電極入力 インビーダンスの検討 ○黒子美咲 <sup>1</sup> , 越地福朗 <sup>1</sup> , 越地耕二 <sup>2</sup> ( <sup>1</sup> 国 士舘大学, <sup>2</sup> 東京理科大学)	構曲恕宏 (デンソー)
14:00		ものづく	リコアタイム	
15:00	 	·		
15:20	U3棟211 MES2012 表彰式 ・ベストペーパー賞 ・研究奨励賞		│	J2棟311 J2棟312
15:20 17:20	招待講演 1. 鴻海精密工業の昨日・今日・明日(仮題) 中川威雄氏(ファインテック) 2. 電子デバイス実装における研究開発の展開と 藤本公三教授(大阪大学)	課題-微細接合を中心に-	D 会場: し	J2棟214 びくり展示コーナー



	MES 2013 プログラム			9月13日 (金)
	A 会場	B会場	C会場	D会場
9:00	直接形成した GaN 系発光ダイオード ○柏木行康 <sup>1</sup> , 小泉・敦 <sup>2</sup> , 竹村康孝 <sup>3</sup> , 垣 内宏之 <sup>4</sup> , 古田晋也 <sup>5</sup> , 山本真理 <sup>1</sup> , 斉藤大 志 <sup>1</sup> , 高橋雅也 <sup>1</sup> , 大野敏信 <sup>1</sup> , 藤原康文 <sup>2</sup> , 村橋浩一郎 <sup>3</sup> , 大塚邦顕 <sup>3</sup> , 青柳年宜 <sup>4</sup> , 吉 田幸雄 <sup>4</sup> , 中許昌美 <sup>1</sup> (大阪市立工業研究所, <sup>2</sup> 大阪大学大学院。 <sup>3</sup> 奥野嬰薬工業, <sup>4</sup> 大研	【2B1】部品内蔵基板 -1 1. 新たな展開が見られる部品内蔵基板の動きを探る ○本多 進 (サーキットネットワーク) (依頼講演 40 分)	【2C1】3 次元 IC パッケージ 1.3 次元 LSI チップ積層に用いる円錐マイクロバンプに対応した3 次元形状光学測定手法の開発 ○青柳昌宏 「, 渡辺直也」, 鈴木基史 「, 菊地克弥」, 根本俊介 「, 有馬典明 『, 石塚岬』, 鈴木康司 『, 塩見俊夫 』(「産業技術総合研究所、2ソフトワークス)	フェース材料の階層的表面改質 ○安田清和(大阪大学)
	化学工業, <sup>5</sup> □製作所)  2. ポリイミドフィルムへの密着性に優れる高精細銅パターン形成プロセスの開発 ○白髪 潤, 冨士川亘, 村川 昭, 斉藤公恵, 義原 直 (DIC)	2. 部品内蔵基板の信頼性評価について ○加藤義尚, 堀内 整、韓 榮建, 宗真太郎, 崔 雲, 友景 肇 (福岡大学)	2. 3 次元チップ実装用アンダーフィルフィル ムによるボイドレス圧着の可能性検討 ○森山浩伸, 斎藤崇之, 小山太一, 増渕広和, 蟹澤士行(デクセリアルズ)	2. a-Si, a-Ge 薄膜を用いたウエハの室温接合 と接合性能 ○魚本 幸,今 一恵,島津武仁(東北大学)
	<ol> <li>パラジウム触媒を含んだシルセスキオキサン薄膜上への無電解銅めっきの形成 ○手嶋彩由里<sup>2</sup>, 御田村紘志<sup>1</sup>, 渡瀬星児<sup>1</sup>, 村橋浩一郎<sup>2</sup>, 松川公洋<sup>1</sup> (<sup>1</sup>大阪市立工業研究所、<sup>2</sup>奥野製薬工業)</li> </ol>	3. <b>薄膜キャパシタ内蔵インターボーザ</b> ○服部篤典, 小川裕誉 (野田スクリーン)	3. 3 次元デバイス積層パッケージの評価解析: 熱応力とエレクトロマイグレーション ○小原さゆり、堀部晃啓、末岡邦昭、松本 圭司、森 裕幸、折井靖光 (日本アイ・ビー・ エム)	ビー・エマ)
10:20	<ol> <li>プリンタブルエレクトロニクスに適応した 無電解銅めっき ○森口 朋,本間秀和,姜 俊行(奥野製 業工業)</li> </ol>			4. リフロープロファイル予測手法の開発 ○岩田 彩, 田邊 剛, 朝山真次, 出田吾朗, 小山雅弘 (三菱電機)
10:30	【2A2】パワエレ -3 高熱伝導材料 2	【2B2】部品内藏基板 -2	【2C2】高速高周波・電磁特性技術 -3 高効率・高度化モデル	【2D2】先端インターコネクト -2
		化に向けた取り組みと今後の課題 ○戸田光昭 (メイコー) (依頼講演 40 分) 2. ポリイミドフィルム積層型部品内蔵モ	1. 10Gbps 超の高速信号伝送向けインターコ ネクト最適化技術 ○北井 敦、齋藤賢一, 神 吉廣, 斉藤久志, 笹島正夫(沖電気工業)	<ol> <li>プラチナ触媒を用いたギ酸ガスによる銅の 直接接合 ○赤池正剛, Yang Wenhua, 須賀唯知(東京大学)</li> <li>銀ダイレクトボンディングにおける接合条</li> </ol>
	パッケージ及び大面積パネル封止への展開 について ○上野健一, 土肥一博, 石川有紀 (サンユレッ ク) 3. BN粒子表面の高度修飾と、その複合エポ	○中尾 知, 南條宏和, 板橋 敦, 宗像浩次, 岡本誠裕 (フジクラ)		件の最適化 ○具 哲旼,長尾至成,菅原 徹,菅沼克 昭(大阪大学) 3. 金属微粉末を用いた低温焼結接合技術と製
	キシ樹脂の特性 ○上利泰幸 <sup>+</sup> ,平野 寛 <sup>-</sup> ,門多丈治 <sup>-</sup> ,岡 田哲周 <sup>-</sup> ,福井誠一 <sup>2</sup> ,中村吉伸 <sup>2</sup> (「大阪市 立工業研究所, <sup>2</sup> 大阪工業大学)	3. チップ 埋め込み型三次元パッケージ WFOPTM ○高橋知子, 勝又章夫, 澤地 茂, 山方 修, 井上広司, 榎本 實 (ジェイデバイス)	インピーダンス評価 ○ 菊地克弥, 青柳昌宏 (産総研) 4. 分散容量結合による正帰還コイル:人体通	<ul><li>○ 食持 譲!,須賀唯知!,白鳥俊幸²,水 越正孝³(「東京大学,²アルファーデザイン, ³SYNDEO)</li><li>4.銀粒子の解こう剤による等方導電性接着剤</li></ul>
11:50 11:50		ものづく	信用電界センサの高感度化 ○加藤康男, 佐久田博司 (青山学院大学) リコアタイム	(ICA) の導電性への影響 ○ 小日向茂¹, 寺尾あかり¹, 白木義彦¹, 非上雅博², 上西啓介¹(¹大阪大学, ²群馬 大学)
12:20 13:20	【2A3】パワエレ -4 高耐熱接合 2	【2B3】めっき技術 -1	【2C3】JEITA 実装技術ロードマップ 2013	【2D3】配線基板・インターポーザ
10.20	1. パワー半導体モジュールにおけるパッケー ジ・実装技術 ○池田良成, 望月英司, 高橋良和(富土電機) (依頼講演 40 分)	1. ブリント配線板のはんだ付け性向上を目的 とした新規無電解パラジウムめっきプロセスの開発 〇亀井 勝', 渋谷宏明', 珍田 聡', 小 林弘典', 大内高志', 伊森 徹' ('JX金属	/電子部品技術ロードマップ 2013 概要報告 -1	1. 過熱水蒸気処理を用いた SAP 用基板の形成 ○八塚剛志、伊藤千穂(戸田工業)
	2. 放熱用金属バルク材と電子デバイス用ウエ ハの大気中低温接合技術の開発 ○今 一恵,魚本 幸,島津武仁(東北大学)	<ul> <li>(3) (1) (1) (1) (2) (2) (3) (3) (4) (4) (4) (4) (4) (4) (4) (4) (4) (4</li></ul>	本多 進 (サーキットネットワーク) 13:25~14:10 2. 注目電子機器市場の動向	2. ダイレクトレーザービア行程において発生 する銅オーバーハングの磁気研磨法による 新規除去技術の検討 ○片山正彦¹,吉原佐知雄¹,清野正三², 君塚亮一²(¹字都宮大学大学院,²JCU総 合研究所)
	<ul> <li>○下田将義¹,山川智弘²,塩川国夫¹,西川 宏²,竹本 正²,中谷誠登³,後藤英之³(¹富土電機,²大阪大学,³ハリマ化成)</li> <li>4. 超耐熱 Zn-0.1Cr はんだと Cu 及び Ni 基板の界面反応</li> </ul>	<ul> <li>○青木智美<sup>1</sup>, 工藤喜美子<sup>1</sup>, 田邊靖博<sup>1</sup>, 浦舟秀美<sup>2</sup> (「奥野製業工業, <sup>2</sup>甲南大学)</li> <li>4. Au ワイヤーボンディング実装に優れる無電解 Ag めっきプロセスの開発</li> </ul>	3. 世界をリードする主要電子部品技術の動向 (LCR, その他) 梶田 栄 (村田製作所)	○松田男一、深澤 晃、徳武安衛、堀内道夫、 小林 壯 (新光電気工業) 4. 微細化/高速化/薄型化を目指す次世代 B2itTM 配線板技術の開発
	○朴 聖源, 長尾至成, 菅原 徹, 菅沼克 昭 (大阪大学)	本公一 <sup>3</sup> 、原口啓樹 <sup>1</sup> (「大和電機工業, <sup>2</sup> 甲南大学, <sup>3</sup> 信州大学) 5. 高密着性無電解めっきバリア膜の検討と TSV プロセスへの応用 ○西澤正一郎「,井上史大 <sup>2</sup> ,清水智弘」,		<ul> <li>○福岡義孝¹, 角田 剛², 相楽秀次², 戸井田剛³ ('ウェイスティー, ²大日本印刷, ³ナミックス)</li> <li>5. セラミック回路基板における低温バイアス下での絶縁低下現象の解析</li> <li>○中村俊浩, 今田真嗣, 浅井康富, 大谷祐</li> </ul>
15:00 15:10	<b>品の実装技術</b> ○石川岳史(デンソー)	新宮原正三 <sup>1</sup> ( <sup>1</sup> 関西大学, <sup>2</sup> 東北大学) [2B4] めっき技術-2 1. 銅穴埋めかっきにおけるジアリルアミン系 レベラーの側鎖の影響 〇山田康貴 <sup>1</sup> , 竹内。実 <sup>1</sup> , 岡本尚樹 <sup>1</sup> , 齊	告 -2	1. ロックイン発熱解析を用いた故障解析ソ リューション ○高森 圭, 山本 剣, 味岡恒夫, 中村隆治,
	(依頼講演 40 分)  2. Cuナノ粒子接合のシミュレーションによる 熱特性予測 ○柳瀬匡史! 久野敦輝!, 田根 篤!, 大 澤文明!, 山田 靖!, 石崎敏孝², 佐藤敏 -²(『大同大学大学院, 『豊田中央研究所)	藤丈靖, 文屋 勝 <sup>2</sup> , 横井昌幸, 近藤和 夫 <sup>1</sup> (「大阪府立大学大学院。「日東紡) 2. 微小流路型反応器を用いた異種ハロゲンイ オン存在下における PEG 吸着挙動の解析 ○辻本悠一, 宮本 豊, 岡本尚樹, 齊藤丈靖, 近藤和夫(大阪府立大学大学院)	4. 低消費電力・高速デバイスの普及を支える ICパッケージング技術/変局点を迎えた我 が国プリント配線板技術の動向 本多 進 (サーキットネットワーク)	<ul> <li>今井康雄 (沖エンジニアリング)</li> <li>2. 半導体パッケージ信頼性開発への簡易剥離 試験の適用手法改善 ○草間竜一¹, 于 強²(¹デンソー, ²横 浜国立大学)</li> </ul>
	3. Cu ナノ牡子接合の熱特性評価 ○石崎敏孝¹, 佐藤敏一¹, 久野敦輝², 田 根 篤², 柳瀬匡史², 大澤文明², 山田 婧²(「豊田中央研究所, 2大同大学)	○林 太郎 <sup>1</sup> , 竹内 実 <sup>1</sup> , 横井昌幸 <sup>1</sup> , 岡 本尚樹 <sup>1</sup> , 齊藤丈靖 <sup>1</sup> , 近藤和夫 <sup>1</sup> , 丸中正 雄 <sup>2</sup> , 土屋貴之 <sup>2</sup> , 文屋 勝 <sup>3</sup> ( <sup>1</sup> 大阪府立大学, <sup>2</sup> 新明和工業、 <sup>3</sup> ニットーポーメディカル)	5. 世界の美装現場を支える日本の美装設備 一 実装設備の技術動向一 井上高宏 (パナソニック ファクトリーソ リューションズ)	3. 電子デバイス実装部のエポキシ - シリコーンゴム複合材料による応力低減効果 ○松嶋道也,中島功康,山内浩平,西岡智志,福本信次,藤本公三(大阪大学)
		<ol> <li>硫酸銅電気めっき浴中の一価銅分析とめっ き被膜の評価 ○古賀淑哲, 野間弘昭, 野中一洋(産業技 術総合研究所)</li> </ol>	6. 電子回路のものつくりと検査技術	4. 熱履歴を受ける樹脂の粘弾性特性変動を考慮した積層パッケージの反り解析 ○池田 徹',河原真哉²,宮崎則幸²,畑 尾卓也³('鹿児島大学,²京都大学,³住友ベークライト)
16:50		5. Sn めっきによるビアフィリング ○堀 真雄, 佐藤琢朗, 松本守治, 時尾香苗, 福島敏明 (JCU)		